

FICHA TÉCNICA DAS PLATAFORMAS COMPUTACIONAIS

CONCURSO DE PROJETOS DE COMPUTAÇÃO AVANÇADA (6ª edição)

Ref: FCT/CPCA/2025/01


Nos termos do Regulamento de Projetos de Computação Avançada, o Aviso de Abertura do Concurso para Projetos de Computação Avançada (CPCA) é apresentado juntamente com uma ficha técnica que inclui a configuração técnica do Hardware e Software disponível no concurso.

Nota prévia geral: a informação apresentada nas fichas técnicas diz respeito às características de cada cluster de computação avançada na sua totalidade, embora apenas uma parte da capacidade seja disponibilizada no presente concurso.

Modelos computacionais e plataformas disponíveis neste concurso:

High Performance Computing (HPC)	Deucalion, MareNostrum 5, Cirrus
Computação para Inteligência Artificial (IA)	Deucalion, MareNostrum 5
Scientific Cloud Computing (Cloud)	Stratus

Plataforma: Deucalion | HPC e IA | Acessos A0, A1, A2, A3

Plataforma	Deucalion – partições ARM, x86 & GPU ¹
Peak performance	10 PFLOP
Cores totais	78.336 (partição ARM) e 68.224 (partição X86)
Nodes totais	1632 (partição ARM) 500 (partição X86) 33 (partição GPU)
Tipo de CPU (compute nodes)	Fujitsu ARM A64FX processors (48-core) @2.0 GHz (partição ARM) 2x AMD EPYC 7742 processors (64-core) @2.25 GHz (partição X86)
Memória (GB RAM/core)	32 GB HBM2 (partição ARM) 256 GB DDR4 (partição X86) 512 GB DDR4 (partição GPU)
Armazenamento em disco	430 TB NVMe + 10 PB HDD
Limite de Armazenamento	Variável
GPU	33 x 4
Tipo de GPU	4x NVIDIA Ampere A100 40GB on 17 nodes 4x NVIDIA Ampere A100 80GB on 16 nodes
Infiniband	HDR 100 Gb/s
Sistema de ficheiros	LUSTRE
Job Queue Manager	SLURM
Software stack	https://docs.macc.fccn.pt/deucalion/#software
URL para mais detalhes	https://docs.macc.fccn.pt/deucalion/
Financiado por	


Nota adicional sobre o Deucalion 1: No preenchimento do formulário de candidatura, aquando da ordenação por preferência das plataformas, serão primariamente alocadas na partição ARM todos os projetos aprovados que coloquem em primeiro lugar a opção “Deucalion – any partition”.

Nota adicional sobre o Deucalion 2: Por motivos de eficiência energética e de forma a balançar a carga computacional entre partições no Deucalion, **serão bonificados** todos os utilizadores que optem por utilizar a partição ARM no Deucalion, atribuindo o **dobro de node.hours** aos projetos visados.



¹ Capacidade indicada disponível a partir de setembro de 2025, para todos os acessos.

Plataforma: MareNostrum 5 | HPC e IA | Acessos A2 e A3

Plataforma	MareNostrum 5 – partições GPP e ACC ²
Peak performance	314 PFLOP
Cores totais	717 696 General Purpose partition (partição GPP) 71 680 Accelerated Partition (partição ACC)
Nodes totais	6408 (partição GPP) 1120 (partição ACC)
Tipo de CPU (compute nodes)	GPP - 2x Intel Sapphire Rapids 8480+ @2Ghz (112 cores node) + 72HBM nodes ACC - 2x Intel Sapphire Rapids 8460Y+ @2.3Ghz (64 cores node) com 4x Nvidia Hopper GPUs per node Next Generation Partition based on Nvidia GRACE CPU Accelerated Next Generation (NGT ACC) - em instalação
Memória (GB RAM/core)	256 GB using DDR5 (General Purpose Partition) 512 GB using DDR5 (ACC partition)
Armazenamento em disco	248 PB SSD/Flash and hard disks, 402 PB tapes GPP - 960GB on NVMe storage ACC - 460GB on NVMe storage
	Variável
GPU	NVIDIA Hopper
Tipo de GPU	ACC - Nvidia Hopper H100
Infiniband	NDR200
Sistema de ficheiros	IBM General Parallel File System (GPFS)
Job Queue Manager	SLURM
Software stack e URL para mais detalhes	https://www.bsc.es/marenostrum/marenostrum-5 https://www.bsc.es/supportkc/docs/MareNostrum5/intro
Financiado por	

Notas adicionais sobre o MareNostrum 5: No preenchimento do formulário de candidatura, aquando da ordenação por preferência das plataformas, estará disponível a opção “MareNostrum 5 - any partition”. Acessos prévios gratuitos podem ser requeridos nas calls EuroHPC; recursos serão atribuídos em CPU core.horas com conversão para node.hours; projetos aprovados terão 12 meses corridos, sem prorrogações.

² Capacidade indicada disponível a partir de setembro de 2025, para os acessos A2 e A3.

Plataformas: Cirrus e Stratus | HPC e Cloud | Acessos A0, A1 e A2

Centro & Plataforma	CNCA - Cirrus-A e Cirrus-D ³ (HPC)
Peak performance	---
Cores totais	1920 + 4032
Nodes totais	20 + 42
Tipo de CPU (compute nodes)	2x AMD EPYC 7643 (48-core) @2.3GHz
Memória (GB RAM/core)	5 GB/core (512GB por servidor) 10 GB em dois dos nós do Cirrus-D (1TB por servidor)
Armazenamento em disco	1,6 PB Cirrus-A + 1 PB Cirrus-D
Limite de Armazenamento	Variável
GPU	8
Tipo de GPU	Nvidia Tesla T4, V100S e A100
Infiniband	FDR 56 Gb/s Cirrus-A HDR 200 Gb/s Cirrus-D
Sistema de ficheiros	LUSTRE
Job Queue Manager	SLURM
Software stack	https://wiki.incd.pt/books/software/page/software-list
URL para mais detalhes	https://wiki.incd.pt

Centro & Plataforma	CNCA - Stratus (Cloud)
Tipo de distribuição	openStack
Cores totais	1352 vCPUs
Memória total	4500 GB
Sistema de ficheiros	Ceph
Armazenamento total	100 TB
Cores máximos por VM	64 vCPUs
Memória máxima por VM	128 GB
Disco máximo por VM	Variável
Capacidade máxima disponível a 12 meses	10 milhões de vCPU.horas
URL para mais detalhes	https://www.incd.pt/?p=servicos/cloud e https://wiki.incd.pt/shelves/cloud-user-documentation

³ Capacidade indicada disponível a partir de setembro de 2025, após entrada em produção no cluster Cirrus-D.

Plataformas com GPUs (Graphic Processing Units)

Centro & Plataforma	Deucalion
Modelo	Nvidia Ampere A100 40GB e 80GB
Número de placas instaladas	33 (x4)
Capacidade máxima disponível a 12 meses	289 080 GPU.horas (~25% da quota nacional)

Centro & Plataforma	BSC – MareNostrum 5
Modelo	Nvidia Hopper
Número de placas disponíveis	1120 (x4)
Capacidade máxima disponível a 12 meses	1 570 000 GPU.horas (5%)

Centro & Plataforma	CNCA – Cirrus & Stratus
Modelo	Nvidia Tesla T4 16GB (4) Nvidia Tesla V100S 32GB (2) Nvidia Tesla A100 64GB (2)
Número de placas disponíveis	8
Capacidade máxima disponível a 12 meses	70 000 GPU.horas

Software disponível

Centro & Plataforma	Deucalion
Software/Módulos instalados	https://docs.macc.fccn.pt/deucalion/#software

Centro & Plataforma	BSC - MareNostrum5
Software/Módulos instalados	https://www.bsc.es/supportkc/docs/MareNostrum5/environment

Centro & Plataforma	CNCA - Cirrus
Software/Módulos instalados	https://wiki.incd.pt/books/software/page/software-list

Políticas de acesso e outros documentos úteis

Access Policies or Acceptable Use Policies (AUP)

- RNCA: [Política de Acesso](#)
- Deucalion: <https://docs.macc.fccn.pt/>
- MN5 user responsibilities: <https://www.bsc.es/supportkc/docs/ur>
- CNCA: <https://www.incd.pt/?p=acceptable-use-policy> & <https://wiki.incd.pt/>

Contactos para esclarecimentos técnicos adicionais:

	Deucalion	MareNostrum 5 BSC	Cirrus / Stratus CNCA
E-mail	deucalion@support.macc.fccn.pt	computacao-avancada@fccn.pt	helpdesk@acnca.pt

Recursos alocados ao concurso:



Apoiado por:

